



# POLITECNICO

MILANO 1863

## *Dati Protocollo*

<b>N° Protocollo</b>	Prot n.0252454 del 03/11/2022 (2022-PoliCle-0252454)
<b>Data</b>	03/11/2022
<b>Repertorio</b>	Decreti 11277/2022
<b>UOR-RPA</b>	SGPD - ACADEMIC STAFF CAREER - Servizio gestione personale docente
<b>RPA</b>	312882 - EFTIMIADI ENRICO
<b>Firmatario</b>	245105 - SORRENTINO RAFFAELE

## *Dati Provvedimento*

<b>Id</b>	108953
<b>Destinatari</b>	76712 - GERACI ANGELO 77651 - GHIONI MASSIMO ANTONIO 322670 - LUSARDI NICOLA
<b>Oggetto</b>	D.D. nomina Commissione giudicatrice assegno ricerca - PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022_ASSEGNI_DEIB_91



**POLITECNICO**  
MILANO 1863

**AREA RISORSE UMANE E  
ORGANIZZAZIONE**  
Servizio Gestione Personale  
Docente

EE/fb

- VISTA la Legge 09.05.1989, n. 168, "Istituzione del Ministero dell'università e della ricerca scientifica e tecnologica", e successive modificazioni;
- VISTA la Legge 07.08.1990, n. 241, "Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi", e successive modificazioni;
- VISTA la Legge 30.12.2010, n. 240, "Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario", e in particolare l'art. 22 "Assegni di ricerca";
- VISTO il Decreto legge del 31.12.2014 n. 192, "Proroga di termini previsti da disposizioni legislative" convertito con modificazioni dalla Legge del 27.02.2015, n. 11, e in particolare l' art. 6, comma 2bis;
- VISTO il Decreto del Ministro dell'Istruzione, dell'Università e della Ricerca del 09.03. 2011 n. 102, "Importo minimo assegni di ricerca - articolo 22, Legge 30.12.2010, n. 240";
- VISTO il Regolamento per il conferimento di assegni per lo svolgimento di attività di ricerca su programmi di ricerca autofinanziati emanato con D.R. n. 667/AG del 28 febbraio 2011, e successivamente modificato con DD.RR. nn. 2471 del 02.10.2012, 3455 del 13.10.2014, 4674 del 19.12.2014, 2013 del 30.04.2015, 3398 del 29.07.2016 , 8268 del 20.12.2017, 6605 del 27.09.2018 , 3983 del 29.05.2019 e 9232 del 23/12/2020 ed in particolare l'art.8;
- VISTO il Codice etico e di comportamento del Politecnico di Milano, emanato con D.R. del 19.04.2019, n. 3183 e successive modificazioni;
- VISTO il bando emesso dal DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA di indizione della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022\_ASSEGNI\_DEIB\_91";

**DECRETA**

La Commissione giudicatrice della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE

DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022\_ASSEGNI\_DEIB\_91” è così composta:

Prof. ANGELO GERACI	Professore Associato presso questo Politecnico	Presidente
Dott. NICOLA LUSARDI	Ricercatore T.D. presso questo Politecnico	Componente
Prof. MASSIMO ANTONIO GHIONI	Professore Ordinario presso questo Politecnico	Componente

*IL DIRETTORE GENERALE*  
*(ing. Graziano Dragoni)*  
f.to Raffaele Sorrentino

Firmato digitalmente ai sensi del CAD - D.Lgs 82/2005 e s.m.i..